

教育・研究などへの取組状況

総合工学システム学科 電子情報コース 教授 早川 潔

項目	取組状況
教育	<p>◆ 平成28年度担当科目 電子情報実験Ⅰ(3E), 計算機システム(4E), 基礎研究(4E), 計算機アーキテクチャ(5E), 卒業研究(5E), 応用電子回路(専1年), 工学特別ゼミナールⅠ(専1年), 工学基礎研究(専1, 2年)</p> <p>◆ 担当科目の取組状況(工夫・改善した点)</p> <ul style="list-style-type: none"> ・ 計算機システムや応用電子回路において, 最近の技術を取り入れたのテキストを作成した。また, 毎回, 授業で分からなかったところなどを書かせたり, 演習問題を解かせたりしている。 <p>◆ 特記すべき教育方法の実践例</p> <ul style="list-style-type: none"> ・ 電子情報コースの産学連携講座として, 企業と連携して, 最新の測定機器を使った半導体デバイスの測定実習をした。 ・ ものづくり分野の人材育成・確保事業として, アンドロイド端末のプログラムの講習会を実施した。また, 地域人材育成支援事業として, 組込み関連の研修(全27回)を行った。 <p>◆ 校長顕彰などの受賞</p>
研究	<p>◆ 平成26~28年度における研究業績</p> <ul style="list-style-type: none"> ● 学術論文執筆 ● 山中 祐紀, 早川 潔, 他, 「モンテカルロシミュレーションにおける乱数生成システムの開発」, 数理科学会論文集, Vol.17, No.1, pp.15-20, 2016/3. 他4件 ● 国際会議での発表 ● Kiyoshi Hayakawa, 「Education and study of embedded devices and sensor networks」, 2016 IEEE Joint Academic Forum , pp.1-6, 2016/9 他3件 ● 学術講演会での発表 ● 菊谷 雄真, 早川 潔, 梅本 敏孝, 小幡 卓司, 「SAFHCにおけるFDTD法専用FPGAアクセラレータのメモリアクセス機構最適化」, 第35回数理学講演会概要集, C302, 2016/8. 他19件 <p>◆ 平成26~28年度における外部資金獲得状況</p> <ul style="list-style-type: none"> ● クラウド技術を取り入れたパワーエレクトロニクス実験・研究システムの開発 ● 国立大学改革強化推進補助事業による公立高等専門学校教員の教育研究力強化FD <p>◆ 学会などでの受賞</p> <p>2016 国際学会IIAE Best Paper 賞受賞, 第33, 35回数理学講演会 奨励賞受賞</p>
社会貢献	<p>◆ 平成26~28年度における学会などでの委員</p> <ul style="list-style-type: none"> ● 電気学会学会活動推進員 ● 電気学会エネルギー利用の高度化に対応する最新の高周波電力変換技術調査専門委員会 ● 電子情報通信学会査読員